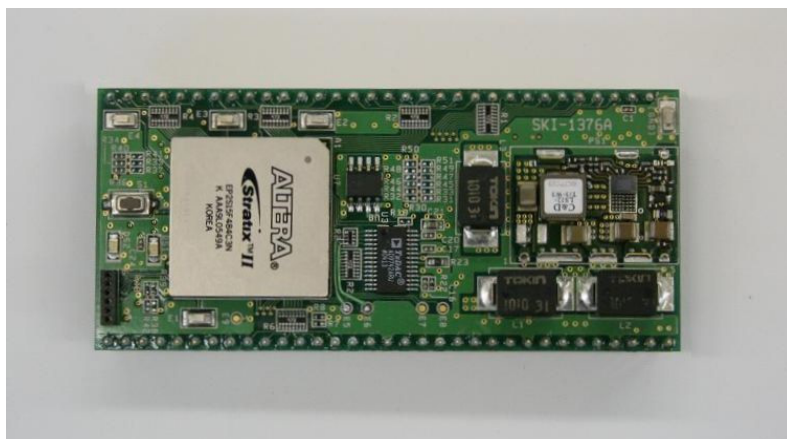


80MHz BCD DDS Module



概要

この製品はBCDアキュムレータベースで作成されたDDSです。(INTEL STEL-1376相当品)
 そのため、バイナリDDSでは出力することが難しい正確な周波数を出力することが可能です。
 基準CLK 80MHz入力で最小分解能0.1Hzステップ。
 位相制御など、標準的なDDSのアプリケーション動作可能です。

機能

周波数設定はBCD 8+3/4桁でフルビット/バイトアクセスをサポートしております
 位相設定3ビット
 搭載D/Aコンバータ12ビット
 CLK入力は0dBm~/ロジックレベル(矩形5V)まで広い入力範囲
 CLK出力(分周設定機能あり)

仕様	
動作基準クロック	80MHz MAX
DDS出力	出力レベル : -2dBm 出力レベル誤差 : ±1dB以下 高調波スプリアス : -30dBc以下 非高調波スプリアス : -60dBc以下 設定周波数分解能 : 0.1Hz (80MHz入力時) データ更新周期(応答時間) : 250ns以下 出力周波数範囲(推奨範囲) : 0~35MHz 出力数 : 1出力(ピンアウト)
外形寸法	85.1×38.1ミリ(3.35×1.5インチ)
信号入力	LVC MOS/LVTTL(3.3V)
電源入力	3.3V
消費電流	0.5A以下

機能の追加などのご相談を承ります。
 本仕様は品質、性能向上のため断りなく変更することがあります。

SKI Electronic Equipment Engineering

株式会社 **三光社**

〒242-0001 神奈川県大和市下鶴間 3854-1 テクノプラザ大和
 TEL 046-278-3560 FAX 046-278-3565
 HP : <http://www.sanko-sha.net>

販売元