

## 80MHz 32Bit Binary DDS Module



### 概要

この製品は32ビットバイナリDDSです。(INTEL STEL-1375A+80相当品)  
 19MHz ~ 35MHzまでの出力周波数@80MHz  
 最大0.09°の高い位相調整分解能@80MHz  
 標準的なDDSアプリケーションで使用可能(基準周波数発生/位相変調/周波数変調)

### 機能

周波数設定32ビット バイトアクセス 2種類の周波数レジスタを持つ  
 位相設定12ビット バイトアクセス 2種類の位相レジスタを持つ  
 搭載D/Aコンバータ12ビット  
 SINE/COSINEの出力選択が可能  
 CLK入力は0dBm~/ロジックレベル(矩形5V)まで広い入力範囲

仕様	
動作基準クロック	80MHz MAX
DDS出力	出力レベル : -2dBm 出力レベル誤差 : ±1dB以下 スプリアス : typ. -60dBc 設定周波数分解能 : 19MHz (80MHz入力時) 出力周波数範囲(推奨範囲) : 0~35MHz 出力数 : 1出力(ピンアウト)
外形寸法	85.1×38.1ミリ(3.35×1.5インチ)
信号入力	LVC MOS / LV TTL (3.3V)
電源入力	5V
消費電流	0.5A以下

機能の追加などのご相談を承ります。  
 本仕様は品質、性能向上のため断りなく変更することがあります。



Electronic Equipment Engineering

株式会社 **三光社**

〒242-0001 神奈川県大和市下鶴間 3854-1 テクノプラザ大和  
 TEL 046-278-3560 FAX 046-278-3565  
 HP : <http://www.sanko-sha.net>

販売元